

## Curriculum vitae Europass



### Informații personale

Nume / Prenume **ONIGA, Ștefan**  
Telefon(oane) +40 362-401265 int. 234  
Fax(uri) +40 262-276153  
E-mail(uri) oniga.stefan@ubm.ro  
Data nașterii 20.04.1960  
Sex Masculin

**Locul de muncă** Facultatea de Inginerie, Centrul Universitar Nord Baia Mare, Universitatea Tehnică din Cluj Napoca

### Experiența profesională

#### Perioada 1992-prezent

Funcția sau postul ocupat Asistent universitar (1992-1996), Șef lucrări(1996-2006), Conferențiar universitar (2006-prezent)  
Activități și responsabilități principale Titular cursuri:

- Circuite digitale,
- Sisteme cu microprocesoare,
- Microprocesoare și microcontrolere
- Proiectare asistată de calculator,
- Sisteme dedicate,
- Proiectarea cu microprocesoare.

#### Perioada 2007-2011

Funcția sau postul ocupat Șef Catedră Electronică și Calculatoare  
Activități și responsabilități principale Întocmire planuri de învățământ și a Statelor de funcții, Coordonarea elaborării programelor analitice și a direcțiilor de cercetare ale catedrei, Ocuparea cu personal didactic titular sau asociat a posturilor didactice și de cercetare ale catedrei, Organizarea de conferințe, simpozioane, colocvii, seminare științifice și editarea lucrărilor aferente, Organizarea activității didactice la disciplinele care aparțin catedrei.

Numele și adresa angajatorului Universitatea de Nord din Baia Mare, Str. Dr. V. Babeș 62/A  
Tipul activității sau sectorul de activitate Învățământ superior

#### Perioada 2000-2002

Funcția sau postul ocupat Manager tehnic  
Activități și responsabilități principale Coordonarea echipelor de cercetători. Manager de proiect în cadrul a 12 proiecte și membru în echipă în cadrul unui proiect.

Numele și adresa angajatorului SC Electronics Engineering SA, Baia Mare  
Tipul activității sau sectorul de activitate Cercetare și proiectare de circuite integrate ASIC și FPGA

#### Perioada 1990-1992

Activități și responsabilități principale Inginer electronist.

Numele și adresa angajatorului Intreprinderea de Prospekțiuni și Explorări Geologice Maramureș, Baia Mare  
Tipul activității sau sectorul de activitate Oficiul de calcul

<b>Perioada</b>	1985-1990
Activități și responsabilități principale	Inginer stagiar ; Inginer electronist
Numele și adresa angajatorului	Intreprinderea de Prospekțiuni Geologice și Geofizice București, Secția teritorială Geofizică de sondă Baia Mare
Tipul activității sau sectorul de activitate	Inginer electronist cercetare-dezvoltare

### Educație și formare

Perioada	1998-2005
Diploma obținută	Diplomă de doctor în științe inginerești
Specializarea	Inginerie electronică și telecomunicații
Numele și tipul instituției de învățământ	Universitatea "Politehnica" din Timișoara
Perioada	1980-1985
Diploma obținută	Inginer
Specializarea	Electronică și telecomunicații
Numele și tipul instituției de învățământ	Institutul Politehnic "Traian Vuia" din Timișoara

### Aptitudini și competențe personale

Limba(i) maternă(e) Limba maghiară. Limba română.

Limba(i) străină(e) cunoscută(e)

Autoevaluare

Nivel european (\*)

**Limba engleză**

**Limba franceză**

Înțelegere				Vorbire				Scriere	
Ascultare		Citire		Participare la conversație		Discurs oral		Exprimare scrisă	
C1	Utilizator experimentat	C2	Utilizator experimentat	B2	Utilizator independent	B2	Utilizator independent	B2	Utilizator independent
B2	Utilizator independent	B2	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent	B1	Utilizator independent

(\*) [Nivelul Cadrului European Comun de Referință Pentru Limbi Străine](#)

Competențe și aptitudini organizatorice

Experiență în managementul proiectelor. Coordonare în calitate de Șef catedră, Catedra de Electronică și Calculatoare 2007-2011 și sunt coordonator al Specializării electronică aplicată din anul 2000.

Am organizat și coordonat în calitate de director al comitetului de organizare 6 conferințe și simpozioane internaționale din care 4 la Baia Mare și două la Debrecen, Ungaria.

Coordonez în calitate de Redactor șef, Colectivul de redacție și cel științific al revistei cotate B+, "Carpathian Journal of Electronic and Computer Engineering".

Competențe și aptitudini tehnice

- Proiectare asistată de calculator (Multisim, OrCAD/ Capture, PSPICE, Layout)
- Aplicații cu circuite logice programabile (Xilinx ISE, System generator, ChipScope, Modelsim)
- Implementarea rețelelor neuronale artificiale în circuite programabile FPGA (Matlab, Simulink, Labview)
- Sisteme dedicate adaptive (Xilinx EDK, Altera Nios II Embedded Design Suite)

Alte competențe și aptitudini

- Autor și coautor a 4 cărți, culegeri și îndrumătoare de laborator;
- Autor și coautor a peste 60 de lucrări științifice din care 15 Articole/studii publicate în reviste de specialitate de circulație internațională recunoscute, cotate ISI și la conferințe indexate ISI sau în baze de date internaționale de referință pentru domeniu (ISI Proceedings/IEEE Xplore/INSPEC/SCOPUS)
- Director de proiect pentru 1 contract de tip CEEX, 12 contracte cu o companie de CD din România.
- Participarea în calitate de membru în 5 proiecte de cercetare naționale și 3 proiecte/programe internaționale.

### Informații suplimentare

Profesor asociat

2010 - prezent: Universitatea din Debrecen, Facultatea de Informatică

Redactor șef al revistei științifice  
Membru în colectivul de redacție al revistei științifice

Carpathian Journal of Electronic and Computer Engineering 2008 – prezent (Cotată B+)  
International Review of Applied Sciences and Engineering, Ungaria (inclusă în baze de date internaționale).

Afiliari la organizații profesionale	<p><b>INTERNAȚIONALE</b></p> <ul style="list-style-type: none"> <li>- IEEE - Institute of Electrical and Electronics Engineers – Circuits and Systems Society</li> <li>- XUP - Xilinx University Program</li> <li>- GOSPEL - General Olfaction and Sensing Projects on a European Level</li> </ul> <p><b>NAȚIONALE</b></p> <ul style="list-style-type: none"> <li>- ARIES - Asociația Romană pentru Industria Electronică și Software</li> </ul>
Premii internaționale obținute printr-un proces de selecție	<ul style="list-style-type: none"> <li>• Medalia AGEPI (Medalia Agenției de stat pentru proprietate intelectuală, Republica Moldova) pentru Grup de invenții prezentate la Târgul Internațional de Invenții și Idei Practice "INVEST-INVENT SIR 21"</li> </ul>
Organizare conferințe, simpozioane, ateliere de lucru și școli de vară	<ul style="list-style-type: none"> <li>• Embedded Systems Design and Applications, Baia Mare, ESDA 2007, 2008, 2009, 2010</li> <li>• Embedded Systems and Wireless Sensors Networks Design and Applications, Debrecen, 2011, 2012</li> </ul>
Membru în comitetul științific sau director al manifestărilor științifice internaționale	<ul style="list-style-type: none"> <li>• International Conference on Hybrid Artificial Intelligence Systems – Special session: Metaheuristics for Combinatorial Optimization and Modelling Complex Systems, Salamanca, Spain 2013</li> <li>• International Carpathian Control Conference, Kraków-Rytko, Polonia, 2012.</li> <li>• Conferință internațională: Building Services, Mechanical and Building Industry Days. Secțiunea Informatică aplicată. Debrecen, Ungaria 2009, 2010, 2011.</li> <li>• International Carpathian Control Conference ICCCC'2010, Eger, Ungaria.</li> <li>• International Symposium on Applied Informatics and Related Areas 2010 Székesfehérvár, Ungaria</li> <li>• International Symposium for Design and Technology of Electronic Packages SIITME 2007-prezent</li> <li>• Regional Conference on Embedded and Ambient Systems - RCEAS 2007 Budapesta, Ungaria</li> </ul>
Chairman al unor secțiuni din cadrul unei conferințe naționale sau internaționale	<ul style="list-style-type: none"> <li>• Chairman al secțiunii Embedded Hardware I la: Regional Conference on Embedded and Ambient Systems - Budapesta 22-24 noiembrie - RCEAS 2007</li> <li>• Chairman al secțiunii: Student Forum 2 la: The 11th International Conference on Optimization of Electrical and Electronic Equipment OPTIM 2008</li> </ul>
Participarea la seminarii/workshopuri/școli de vara sau similare	<ul style="list-style-type: none"> <li>• Xilinx University Professor Workshop, DSP Primer, Debrecen, Hungary, 2011</li> <li>• Xilinx University Professor Workshop – Partial reconfiguration, Montpellier, France, 2011</li> <li>• Altera Workshop, Debrecen, Hungary, 2009</li> <li>• Xilinx University Professor Workshop – Embedded Design Kit (EDK), Cluj Napoca 2008</li> <li>• 3rd GOSPEL School - 30 September 2007 - 5 October 2007, Crete</li> <li>• Automated Test Summit '07 - National Instruments Europe, Debrecen, Ungaria, 2007.</li> <li>• Xilinx University Professor Workshop, DSP, 2004, Budapesta, Ungaria.</li> </ul>
Mobilități internaționale	<ul style="list-style-type: none"> <li>• Saxion University Enschede si Saxion University Deventer 21-28.06.2010</li> <li>• University of Cambridge Nanoscience Centre - 16.05.2008</li> <li>• University of Oxford, Begbroke Science Park - 17-19.05.2008</li> <li>• Imperial College/London Centre for Nanotechnology (LCN) - 16.05.2008</li> <li>• University of Sheffield, Krotov Research Institute and Centre for Nanoscience - 17.05.2008</li> <li>• Ecole Supérieure d'Ingénieurs en Informatique de Luminy, Université de la Méditerranée, Aix-Marseille II 1999 – 8 săptămâni</li> <li>• Institute Universitaire de Technologie de Bethune, 1997 – 8 săptămâni</li> </ul>
Membru în comitetele directoare ale unor manifestări științifice studentești	<ul style="list-style-type: none"> <li>• Concursul NORDTech pentru studenți 2011, 2009, 2008</li> <li>• Concursul Internațional de programare PLC, Debrecen Budapesta</li> <li>• Faza națională a Concursului studentesc - Tehnici de interconectare în electronica, Pitești, 2008</li> </ul>
Proiecte	<ul style="list-style-type: none"> <li>• Expert pe termen scurt, proiect "Școala universitară de formare inițială și continuă a personalului didactic și a trainerilor din domeniul specializărilor tehnice și inginerești – DidaTec" POSDRU/87/1.3/S/60891</li> <li>• Expert colaborator proiect "Doctoratul în Școli de Excelență - Evaluarea calității în universități și creșterea vizibilității prin publicarea științifică" POSDRU/5/1.5/S/2</li> </ul>