



Facultatea de Inginerie

*Domeniul de licență: Inginerie Energetică*

*Programul de studiu (Specializarea): Ingineria Sistemelor Electroenergetice (ISEE)*

### Competența cadrelor didactice titulare în cadrul programului de studii evaluat

Nr. crt.	Gradul didactic, numele și prenumele Vârsta / vechimea în învățământul superior	Disciplinele din cadrul programului de studii la care cadrul didactic este titular și tipul activității didactice desfășurate (curs, laborator, proiect, seminar)	Competența cadrului didactic titular în disciplinele predate			Constatări privind îndeplinirea indicatorului
			Universitatea/ Facultatea/ Specializarea absolvită	Specializarea la masterat/ doctorat	Numărul de cărți, lucrări științifice și brevete în domeniul disciplinelor predate și indexul acestora în Anexele atașate*	
1.	Conf.univ.. dr. ing. Oniga Ștefan 52/27	Sisteme cu microprocesoare	Institutul Politehnic "Traian Vuia" din Timișoara / Electronică și Telecomunicații	Inginerie Electronică și Telecomunicații	1 carte (B2.2); 1 suport electronic (B3.1); 9 lucrari ISI/BDI (C1.1, C1.3-C1.5, C1.7, C1.15, C2.1, C2.10-C2.11); 1 lucrare neindexată (D6).	Îndeplinit



## ANEXA 5. Oniga Ștefan

Facultatea de Inginerie

Departamentul de Inginerie Electrică, Electronică și Calculatoare

Conf. univ. dr. ing. Oniga Ștefan

## L I S T A

lucrărilor științifice în domeniul disciplinelor predate la  
programul de studiu *Ingineria Sistemelor Electroenergetice (ISEE)*

## A. Teza de doctorat

Indicativ	Denumirea tezei	Domeniul tezei	Institutia la care a fost obtinuta	Anul
1.	Sistem senzorial pentru recunoașterea gesturilor unei mâini utilizând rețele neuronale implementate în FPGA	Inginerie Electronică și telecomunicații	Universitatea Politehnica din Timișoara	2005

## B. Cărți și capitole în cărți publicate în ultimii 12 ani (2000-2012)

## B.1 Cărți și capitole în cărți publicate în edituri din străinătate

Indicativ	Primul autor		Coautorii	Titlul	Editura	ISBN	Anul
	Nume	Prenume					
1.							

## B.2 Cărți și capitole în cărți publicate în edituri din țară recunoscute CNCSIS

Indicativ	Primul autor		Coautori	Titlul	Editura	ISBN	Anul
	Nume	Prenume					
1.	Oniga	Ștefan		Circuite digitale	Risoprint	973-656-244-1	2002
2.	Mic	Daniel	Oniga Ștefan	Proiectare asistată cu circuite logice programabile	Risoprint	973-656-246-8	2002
3.	Lung	Claudiu	Oniga Ștefan, R. Joian, C. Gavrincea	Circuite integrate digitale – Îndrumător de laborator	Universității de Nord	978-973-1729-86-2	2008



4.	Gavrincea	Ciprian	Oniga Ștefan, Radu Joian	Circuite digitale, culegere de probleme	Risoprint	913-751-273-1	2006
----	-----------	---------	-----------------------------	---	-----------	---------------	------

**B.3 Suporturi de curs, laborator, seminar și proiect în format electronic**

Indicativ	Primul autor		Coautori	Titlul	Adresă WEB	Mod de accesare	Anul
	Nume	Prenume					
1.	Oniga	Ștefan	-	Sisteme cu microprocesoare	<a href="http://cee.ubm.ro/">http://cee.ubm.ro/</a>	Utilizator/parolă	2012

**C. Lucrări indexate ISI/BDI publicate în ultimii 12 ani (2000-2012)****C.1 Lucrări publicate în reviste și proceedingsuri indexate ISI**

Indicativ	Primul autor		Coautorii	Titlul	Revista / Conferința paginile	ISBN / ISSN	Anul
	Nume	Prenume					
1.	Oniga	Ștefan	A.Tisan, C. Lung,, A. Buchman, I. Orha	Adaptive Hardware-Software Co-Design Platform for Fast Prototyping of Embedded Systems,	12th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2010, May 20-21, 2010, Brasov, Romania, pp.1004-1009	ISSN 1842-0133, ISBN 978-1-4244- 7020-4	2010
2.	Tisan	Alin	M. Cirstea, S. Oniga, A. Buchman	Artificial olfaction system with hardware on-chip learning neural networks	12th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2010, May 20-21, 2010, Brasov, Romania, pp.884-889,	ISSN 1842-0133, ISBN 978-1-4244- 7020-4	2010
3.	Tisan	Alin	M. Cirstea, A. Buchman, A. Parera, S. Oniga, D. Ilea	Holistic modeling, design and optimal digital control of a combined renewable power system	2010 IEEE International Symposium on Industrial Electronics, ISIE 2010, July 4-7 2010, Bari, Italy, pp.2733-2738	ISBN 978- 142446391-6	2010
4.	Mic	Dan	A. Tisan, S. Oniga, C. Lung, S. Sabou	The Development of a Simulink Library with FPGA Compatible Parametric Components for Electric Machines Control	International Symposium on Signals, Circuits and Systems, ISSCS 2009, July 9-10 2009, Iasi, Romania, pp.561-564	ISBN 9781-4244- 3786-3	2009
5.	Oniga	Ștefan	A. Tisan, D. Mic,	FPGA Implementation of Feed-Forward	International Symposium on	ISBN 9781-4244-	2009



**UNIVERSITATEA TEHNICĂ**

DIN CLUJ-NAPOCA

CENTRUL UNIVERSITAR NORD DIN BAIJA MARE

			C. Lung, I. Orha, A. Buchman, A. Vida	Neural Networks for Smart Devices Development	Signals, Circuits and Systems, ISSCS 2009, July 9-10 2009, Iasi, Romania, pp.401-404	3786-3	
6.	Buchman	Attila	S. Lungu, S. <b>Oniga</b> , A. Tisan	Ultrasonic Echo Detection Experiments Using Large Beam Angle Transducers in Narrow Tubes	31st International Spring Seminar on Electronics Technology, ISSE 2008, May 7- 11, 2008, Budapest, Hungary, pp.111-116	ISBN 9781424439744	2008
7.	Mic	Daniel	Oniga, S., Micu, E., Lung C	Complete hardware/software solution for implementing the control of the electrical machines with programmable logic circuits	Proceedings of the 11th International Conference on Optimization of Electrical and Electronic Equipment, VOL III, pp. 107-114	ISBN 978-973- 131-031-2	2008
8.	Oniga	Ștefan	A. Tisan, D. Mic, A. Buchman, A. Vida	Optimizing FPGA Implementation of Feed- Forward Neural Networks	Proceedings of the 11th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2008, May 22-23, 2008, Brasov, Romania, pp.31-36	ISBN 1424415446; 9781424415441	2008
9.	Tisan	Alin	S. Oniga, C. Gavrincea, A. Buchman	FPGA implementation of a Self-organized map with on-chip learning	Proceedings of the 11th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2008, May 22-23, 2008, Brasov, Romania, pp.81-86	ISBN 1424415446; 9781424415441	2008
10.	Buchman	Attila	Alin Tisan, S. Oniga	Ultrasonic Data Acquisition Signal to Noise Ratio Improvement	30th International Spring Seminar on Electronics Technology, ISSE 2007, May 9- 13, 2007, Cluj-Napoca, Romania, pp.393-398	ISBN 1-4244- 1218-8; 9781424412181	2007
11.	Gavrincea	Ciprian	A. Tisan, A. Buchman, S. Oniga	Survey of wavelet based denoising filter design	30th International Spring Seminar on Electronics Technology, ISSE 2007, May 9- 13, 2007, Cluj-Napoca, Romania, pp.112-116	ISBN 1-4244- 1218-8; 9781424412181	2007
12.	Oniga	Ștefan	A. Tisan, D. Mic, A. Buchman, A.	Hand Postures Recognition System Using Artificial Neural Networks Implemented in	,30th International Spring Seminar on Electronics	ISBN 1-4244- 1218-8;	2007



			Vida	FPGA	Technology, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp.507-512	9781424412181	
13.	Tisan	Alin	A. Buchman, S. Oniga, C. Gavrincea	A Generic Control Block for Feedforward Neural Network with On-Chip Delta Rule Learning Algorithm	30th International Spring Seminar on Electronics Technology, ISSE 2007, May 9-13, 2007, Cluj-Napoca, Romania, pp.567-570	ISBN 1-4244-1218-8; 9781424412181	2007
14.	Tisan	Alin	S. Oniga, A. Buchman, C. Gavrincea	Architecture and algorithms for syntetizable neural networks with on-chip learning	International Symposium On Signals, Circuits and Systems, ISSCS 2007, July 12-13, 2007, Iasi, Romania, pp.265-268	ISBN 1424409683; 978-142440968-6	2007
15.	Mic	Daniel	E. Micu, S. Oniga	Hardware and Software Co-Design Method for Implementation of Closed Loop Control for a Brushless DC Motor	10th International Conference on Optimization of Electrical and Electronic Equipment, OPTIM 2006, May 18-19, 2006, Brasov Romania, pp.59-66	ISBN 978-973-635-705-3	2006

**C.2 Lucrări publicate în reviste și proceedingsuri indexate în BDI (include și cele de tip B+ CNCISIS)**

Indicativ	Primul autor		Coautorii	Titlul	Reviste / Conferința paginile	ISBN / ISSN	Anul
	Nume	Prenume					
1.	Orha	Ioan	S. Oniga	Current Distortions Compensation Method for Frequency Converters	2012 IEEE 18th International Symposium for Design and Technology in Electronic Packaging, SIITME 2012, October 25-28 2012, Alba Iulia, Romania, pp. 105-109	ISBN 978-1-4673-4760-0	2012
2.	Alexan	Alexandru	A. Osan, S. Oniga	Personal assistant robot	2012 IEEE 18th International Symposium for Design and Technology in Electronic Packaging, SIITME 2012, October 25-28 2012, Alba Iulia, Romania, pp. 69-72	ISBN 978-1-4673-4760-0	2012
3.	Oniga	Ștefan	J. Vegh, I. Orha	Intelligent Human-Machine Interface Using Hand Gestures Recognition	Automation Quality and Testing Robotics (AQTR),	ISBN 978-1-4673-0701-7	2012



					2012 IEEE International Conference on, pp. 559 - 563		
4.	Sütő	Jozsef	A. Máté, J. Végh, I. Oniga	Developing a general purpose data collector framework for robot	Carpathian Control Conference (ICCC), 2012 13th International, pp. 690 – 693	ISBN 978-1-4577-1867-0	
5.	Alexan	Alexandru	A. Osan, S. Oniga	AssistMe robot, an assistance robotic platform	Carpathian Journal of Electronic and Computer Engineering, Volume 5, Number 1 – 2012, pp.1-4	ISSN 1844 – 9689	2012
6.	Orha	Ioan	S. Oniga	Assistance and telepresence robots: a solution for elderly people	Carpathian Journal of Electronic and Computer Engineering, Volume 5, Number 1 – 2012, pp.87-90	ISSN 1844 – 9689	2012
7.	Sütő	Jozsef	S. Oniga	Remote controlled data collector robot	Carpathian Journal of Electronic and Computer Engineering, Volume 5, Number 1 – 2012, pp.117-120	ISSN 1844 – 9689	2012
8.	Oniga	Ștefan	I. Orha	Hardware Implemented Neural Networks used for Hand Gestures Recognition	Carpathian Journal of Electronic and Computer Engineering, Volume 4, Number 1 - 2011, pp.93-96	ISSN 1844 – 9689	2011
9.	Oniga	Ștefan	A. Osan, A. Alexan	Alternative control method of the smart house: natural gestures	Carpathian Journal of Electronic and Computer Engineering, Volume 4, Number 1 - 2011, pp.97-100,	ISSN 1844 – 9689	2011
10.	Chiver	Olivian	L. Neamt, M. Horgos, S. Oniga, A. Buchman	The Study of Transient Regimes for a Shell-Type Transformer	Carpathian Journal of Electronic and Computer Engineering, Volume 4, Number 1 - 2011, pp.23-26	ISSN 1844 – 9689	2011
11.	Buchman	Attila	Lung, C., Horgos, M., A. Tisan, Oniga, S.	Evaluation of load generated harmonics on low voltage networks	Proceedings of the International Conference on Energy and Environment Technologies and Equipment, EEETE'10, București, Romania, April 20-22, 2010, pp.46-50, ISSN 1790-5095,	ISBN978-960474181-6	2010



12.	Tisan	Alin	S. Oniga, D. Mic, A. Buchman	Digital Implementation of The Sigmoid Function for FPGA Circuits.	Acta Technica Napocensis – Electronics and Telecommunications Volume 50, Number 2/2009, pp.15-20,	ISSN 1221-6542	2009
13.	Tisan	Alin	S. Oniga, C. Gavrincea	Hardware Implementation of Various Neural Network with On-Chip Learning	WSEAS TRANSACTIONS on SIGNAL PROCESSING Issue 10, Volume 2, October 2006", pp.1357-1363	ISSN 1790-5052	2006
14.	Oniga	Ștefan	A. Tisan	Sensor System for an Artificial Hand	Scientific Bulletin of the North University of Baia Mare, serie C, Volume XVII, 2003, pp.391-396	ISSN 1224-3264	2003
15.	Tisan	Alin	S. Oniga	Current Status of Electronic Nose: the Sensing System	,Scientific Bulletin, of the North University of Baia Mare, serie C, Volume XVII, 2003, pp.517-522	ISSN 1224-3264	2003

**D. Lucrări publicate în ultimii 12 ani (2000-2012) în reviste și volume de conferințe cu referenți (neindexate)**

Indicativ	Primul autor		Coautorii	Titlul	Revista / Conferința paginile	ISBN / ISSN	Anul
	Nume	Prenume					
1.	Buchman	Attila	S. Lungu, S. Oniga, A. Tisan	Data Acquisition System for Audio Frequency Echo Detection	14th Edition of International Symposium for Design and Technology of Electronic Packages, Predeal, Romania, September 18-21, pp.	ISSN 1843-5122	2008
2.	Tisan	Alin	C. Gavrincea, S. Oniga	A Generic Building Block for Hebbian Neural Network with On-Chip Learning	TRANSACTIONS on ELECTRONICS and COMMUNICATIONS, Politehnica University of Timișoara, pp.5-8, Tom 51(65)	ISSN 1583-3380	2006
3.	Oniga	Ștefan	V. Tiponuț, A. Buchman, D. Mic	Adaptive Interface Based on FPGA implemented Artificial Neural Network	,Scientific Bulletin of the Politehnica University of Timișoara, Tomul 49(63), Fascicola 1, octombrie 2004, pp.236-240	ISSN 1583-3380	2004



4.	Buchman	Attila	S. Oniga	Development Framework for Hardware Implementation of Digital Neural Networks Used in Smart Sensors	Scientific Bulletin of the Politehnica University of Timișoara , Tomul 49(63), Fascicola 1, octombrie 2004, pp.232-235	ISSN 1583-3380.	2004
5.	Mic	Daniel	E. Micu, S. Oniga, C. Gavrincea	The FPGA Implementation of a Digital Controller as a Digital Filter	Scientific Bulletin of the Politehnica University of Timișoara, Tomul 49(63), Fascicola 1, octombrie 2004, pp.184-188	ISSN 1583-3380	2004
6.	Mic	Daniel	S. Oniga, C. Gavrincea, A. Tisan, A. Buchman	Survey of digital techniques and circuits employed in motion control	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.39 – 44	ISSN 1224-3272.	2003
7.	Tisan	Alin	S. Oniga, A. Buchman, C. Gavrincea, D. Mic	Mecanisme de conducție și recunoaștere moleculară a senzorilor olfactivi semiconductori pe baza de SnO2	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.109 – 114	ISSN 1224-3272	2003
8.	Oniga	Ștefan	A. Tisan, A. Buchman, D. Mic, C. Gavrincea	Sistemul senzorial experimental pentru o mână artificială	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.79-84	ISSN 1224-3272	2003
9.	Oniga	Ștefan		Sistemul senzorial pentru o mână artificială. Configurație hard și soft	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.73-78	ISSN 1224-3272	2003
10.	Gavrincea	Ciprian	A. Buchman, D. Mic, S. Oniga, A. Tisan	Survey of FIR filter design using windowing technique	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.23-24	ISSN 1224-3272	2003





11.	Buchman	Attila	S. Oniga, A. Tisan, D. Mic, C. Gavrincea	Comparație între metoda de modulație delta și metoda sigma-delta	Buletinul Științific, Seria C, Volumul X, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2003, pp.1-6	ISSN 1224-3272	2003
12.	Oniga	Ștefan	A. Tisan, C. Gavrincea, D. Mic	Implementări digitale ale rețelelor neuronale artificiale	Scientific Bulletin of the Politehnica University of Timișoara, Tomul 47(61), Fascicola 1,2, September, 2002, Timișoara, Romania, pp.43-47	ISSN 1224-6034	2002
13.	Tisan	Alin	S. Oniga, C. Gavrincea, D. Mic	A Study Regarding the Implementation with VHDL of a Multiple Clock Gating Scheme for Low Power RTL Design	Scientific Bulletin of the Politehnica University of Timișoara, Tomul 47(61), Fascicola 1,2, September, 2002, Timișoara, Romania, pp.53-56	ISSN 1224-6034	2002
14.	Oniga	Ștefan		Posibilități de utilizare a unui sistem de dezvoltare cu circuite logice programabile Xilinx	Buletinul Științific, Seria C, Volumul IX, Fascicola Electronică, Electrotehnică, Automatizări, Mai 2001, pp.97- 102,	ISSN 1224-3272	2002
15.	Oniga	Ștefan	O. Tentiș	Utilizarea circuitelor CPLD și FPGA la generarea semnalelor video VGA	Buletinul Științific, Seria C, Volumul IX, Fascicola Electronică, Electrotehnică, Automatizări, Baia Mare, Mai 2001, pp.103-108	ISSN 1224-3272	2001
16.	Gavrincea	Ciprian	D. Mic, S. Oniga, A. Tisan	VHDL Description of PIC14000 Microcontroller With Pipeline,	Scientific Bulletin of the Politehnica University of Timișoara, Tomul 47(61), Fascicola 1,2, September, 2002, Timișoara, Romania, pp.61-64	ISSN 1224-6034	2002
17.	Dan	Mic	S. Oniga	A Study Regarding the VHDL Description of a Simulated RAM Memory Used for Microprocessor Testing	Buletinul Științific Seria C Volumul IX, Fascicola Electronică, Electrotehnică, Automatizări, Baia Mare, Mai 2001, pp.77-82	ISSN 1224-3272	2001



18.	Vida	Andrei	S. Oniga	XILINX CPLD Development and Testing Board	Buletinul Științific, Buletinul Științific Seria C Volumul IX, Fascicola Electronică, Electrotehnică, Automatizări, Baia Mare, Mai 2001, pp.189-192	ISSN 1224-3272	2001
19.	Oniga	Ștefan	A. Tisan, A. Buchman, C. Lung	Hardware Implementation of Simple Competitive Artificial Neural Networks with Neuron Parallelism,	Proceedings of Regional Conference on Embedded and Ambient Systems, November 25-26, 2007, Budapest, Hungary, pp.27-32	ISBN 978-963-8431-98-1	2007
20.	Tisan	Alin	S. Oniga, A. Buchman, C. Gavrincea	Hardware/software codesign of a pattern recognition system with on-chip learning	Book of abstracts Regional Conference on Embedded and Ambient Systems, November 25-26, 2007, Budapest, Hungary, pp.25	ISBN 978-963-8431-96-7	2007
21.	Buchman	Attila	S. Oniga, A. Tisan, C. Gavrincea	Linear Frequency Modulated Pulse Generator	International Symposium for Design and Technology of Electronic Packages, SIITME 2007, September 20-23 2007, Baia Mare, Romania, pp.51-55	ISBN 978-973-713-188-1	2007
22.	Mic	Daniel	S. Oniga	FPGA Implementation of a Digital Tachometer with Input Filtering	International Symposium for Design and Technology of Electronic Packages, SIITME 2007, September 20-23 2007, Baia Mare, Romania, pp.170-174	ISBN 978-973-713-188-1	2007
23.	Oniga	Ștefan	A. Tisan, Daniel Mic, A. Buchman, C. Gavrincea, A. Vida	Hardware implementation of simple competitive neural networks with layer parallelism	International Symposium for Design and Technology of Electronic Packages, SIITME 2007, September 20-23 2007, Baia Mare, Romania, pp.193-198	ISBN 978-973-713-188-1	2007



24.	Svasta	P	S. Oniga, C. Lung, Iaroslav-Andrei Hapenciuc, Catalin Vasiliu	3D Vision Using Stereo-optical Digital System For Automatic Navigation	International Symposium for Design and Technology of Electronic Packages, SIITME 2007, September 20-23 2007, Baia Mare, Romania, pp.268-272	ISBN 978-973-713-188-1	2007
25.	Tisan	Alin	C. Gavrincea, S. Oniga, A. Buchman	Methods for embedded systems design with on-chip learning neural networks	International Symposium for Design and Technology of Electronic Packages, SIITME 2007, September 20-23 2007, Baia Mare, Romania, pp.283-286	ISBN 978-973-713-188-1	2007
26.	Tisan	Alin	S. Oniga, C. Gavrincea	Hardware implementation of a MLP network with on-chip learning	Proceedings of the 5th WSEAS Int. Conf. on DATA NETWORKS, COMMUNICATIONS & COMPUTERS, Bucharest, Romania, October 16-17, 2006, pp.162-167	ISBN 960-8457-54-8	2006
27.	Buchman	Attila	S. Oniga	Frequency Domain Analysis of an Ultrasonic Emitter - Receiver System	International Symposium for Design and Technology of Electronic Packages - 11th Edition, Cluj-Napoca, Romania, pp.279-283	ISBN 973-713-063-4.	
28.	Oniga	Ștefan		A New Method for FPGA Implementation of Artificial Neural Network Used in Smart Devices	, International Computer Science Conference microCAD 2005, March 7-8 2005, Miskolc, Hungary, pp.31-36	ISBN 963-661-646-9-o; 963-661-656-6	2005
29.	Oniga	Ștefan	A. Buchman	A New Method for Hardware Implementation of Artificial Neural Network Used in Smart Sensors	The 10th International Symposium for Design and Technology of Electronic Packages September, 23-26, Bucharest, Romania, pp.215-218	ISBN 973-9463-83-5	



30.	Buchman	Attila	S. Oniga	MATLAB Interfaced ADuC 812 Micro Converter Based Data Acquisition System,	The 10th International Symposium for Design and Technology of Electronic Packages September, 23-26, Bucharest, Romania, pp.175-1	,ISBN 973-9463-83-5	
31.	Oniga	Ștefan		Survey of Sensor Systems for Robotic Hands	International Computer Science Conference microCAD 2002, Miskolc, Hungary, 7-8 March 2002, pp.237-242	ISBN 963-661-515-2; 963-661-523-3	2002
32.	Oniga	Ștefan	D. Mic	Application possibilities of a development board with FPGA in signal processing	International Computer Science Conference microCAD 2001, March 1-2, 2001, Miskolc, Hungary, pp.51-56	ISBN 963-661-457-1; 963-661-464-4	2001
33.	Oniga	Ștefan	D. Mic	Some Aspects Regarding VHDL Description for Program Memory Used in Functional Simulation of Microcontroler	The 6th International Symposium for Design and Technology for Electronic Modules – SIITME ,00, Bucharest, Romania, 21-24 Sept. 2000, pp.135-139	ISBN 973-0-02133-3	2000
34.	Mic	Daniel	S. Oniga	A Study Regarding the Implementation with VHDL of a Simulated Memory Used for Testing a Microprocessor	The 6th International Symposium for Design and Technology for Electronic Modules – SIITME ,00, Bucharest, Romania, 21-24 Sept. 2000, pp.132-134	ISBN 973-0-02133-4	2000

**E. Brevete, produse, tehnologii, modele fizice, experimentale, prototipuri rezultate din activitatea de cercetare sau comandate de terți, obținute în întreaga activitate**

Indicativ	Primul autor		Coautorii	Denumire	Tip (brevet, produs, etc.)	Observații	Anul
	Nume	Prenume					
1.							

**F. Proiecte/granturi/contracte de cercetare**

Indicativ	Primul autor	Coautorii	Denumire	Tip	Valoare (lei)	Anul
-----------	--------------	-----------	----------	-----	---------------	------

**UNIVERSITATEA TEHNICĂ**

DIN CLUJ-NAPOCA

CENTRUL UNIVERSITAR NORD DIN BAIA MARE

	<b>Nume</b>	<b>Prenume</b>					
1.	Oniga	Stefan	Tisan A., Buchman A., Costea C., Vida-Rațiu A., Gavrincea C., Lung C., Mic D.	Dezvoltarea parteneriatelor la nivel național și internațional, în domeniul Sisteme Dedicat, în vederea organizării de manifestări științifice și pregătirea de proiecte comune în programul cadru 7 UE	CEEX-M3 PASSED – contract nr.: 253/01.08.2006	200.000	2007-2008
2.	Mihaly	Leonard	Oniga S., et. al.	Reabilitarea iazurilor de decantare prin aplicare de amendamente și cultivarea unor specii vegetale cu adaptabilitate ridicată la conținutul de metale grele	Programul 4 "Parteneriate în domeniile prioritare" RIVAM nr. 32124/2008	1900000	2009-2011
3.	Mihaly	Leonard	Oniga S., et. al.	Dezvoltarea unui sistem biofizic bazat pe Zeoliți - microorganisme - specii vegetale pentru Eco-remedierea iazurilor de decantare provenite din industria de preparare a minereurilor Auro-argentifere – ZEMIP	Proiect de cooperare bilaterală România – Africa de Sud. Nr. 82/19.08.2008	230990	2009-2011
4.	Marian	Monica	Oniga S., et. al.	Monitorizarea acțiunii microbiotei solului în vederea utilizării ei în remedierea ecologică a iazurilor de decantare	Program de Cercetare de excelență Modulul 3 – CEEX - M3 AMSREI nr.: 1822/18.09.2007	1.160.000	2007-2010
5.	Varga	Camelia	Oniga S., et. al.	. Bioacumularea metalelor grele în lanțul sol legume–om.	Programul 4 "Parteneriate în domeniile prioritare" BIOMEG nr. 521441 2008	666.614	2008-2011
6.	Tiponuç	Virgil	Oniga S., Gavrincea C.	Mediu integrat pentru deplasarea asistată a persoanelor cu handicap vizual	Contract CNCISIS nr. 639/2005	90.000	2005-2007

**G. Membru în comitete științifice și recenzori la reviste și conferințe**

<b>Indicativ</b>	<b>Denumirea revistă/ conferință</b>	<b>Observații</b>	<b>Anul</b>
1.	Carpathian Journal of Electronic and Computer Engineering	Revista B+, Editor sef	2008-prezent
2.	International Review of Applied Sciences and Engineering	International Editorial Board member	2010-prezent

**UNIVERSITATEA TEHNICĂ**

DIN CLUJ-NAPOCA

CENTRUL UNIVERSITAR NORD DIN BAIJA MARE

3.	International Carpathian Control Conference ICCC'2012, Kraków-Rytró, Polonia	Membru comitet științific	2013
4.	International Conference on Hybrid Artificial Intelligence Systems - Metaheuristics for Combinatorial Optimization and Modelling Complex Systems, Salamanca, Spain	Program comitee member	2013
5.	Embedded System Design and Applications	Co-chairman	2007-2010
6.	International Symposium for Design and Technology of Electronic Packages SIITME 2007 Baia Mare, 2008 Brasov, 2009 Gyula Ungaria, 2010 Pitesti, 2011 Timisoara, 2012 Alba Iulia, 2013 Galati	Membru comitet științific	2007-2013
7.	International Carpathian Control Conference ICCC'2010, Eger, Ungaria	Membru comitet științific	2010
8.	International Symposium on Applied Informatics and Related Areas Székesfehérvár, Ungaria	Membru comitet științific	2010
9.	Embedded Systems and Wireless Sensors Networks Design and Applications,	Membru comitet organizare	2010-2011
10.	Conferință internațională: Building Services, Mechanical and Building Industry Days. Secțiunea Informatică aplicată. Debrecen, Ungaria	Membru comitet științific	2009-2011
11.	The 11th International Conference on Optimization of Electrical and Electronic Equipment OPTIM 2008, Brasov, Romania	Chairman al secțiunii: Student Forum 2	2008
12.	Regional Conference on Embedded and Ambient Systems - RCEAS 2007 Budapesta, Ungaria	Membru comitet științific	2007

**H. Premii obținute în activitatea științifică**

Indicativ	Premiul	Observații	Anul
1.	Medalia AGEPI (Medalia Agenției de stat pentru proprietate intelectuală, Republica Moldova) pentru Group de invenții prezentate la Târgul Internațional de Invenții și Idei Practice "INVEST-INVENT SIR 21"		2011

**I. Activitate în Școala doctorală**

Indicativ	Număr de doctoranzi în stagiul	Număr de doctoranzi ce au susținut public teza	Anul
1.			

Data: 22.04.2013

Semnătura  
Oniga Ștefan